

พิเชษฐ ไหลนานานุกูล 2553 : การลดของบกพร่องในกระบวนการผลิต ฮาร์ดดิสก์ไดรฟ์ ของ
ขั้นตอนการขึ้นสกรู ปริญญาวิศวกรรมศาสตรมหาบัณฑิต สาขาการจัดการวิศวกรรม ภาควิชา
วิศวกรรมอุตสาหกรรม อาจารย์ที่ปรึกษาหลัก : อาจารย์ชนะ รักษศิริ, D.Eng. 63 หน้า

วัตถุประสงค์ของการศึกษาค้นคว้าอิสระนี้คือเพื่อทำการหาวิธีการลดของเสียที่เกิดจากการขึ้นสกรู
ของกระบวนการผลิต ฮาร์ดดิสก์ไดรฟ์ ในขั้นตอนการประกอบ ดิสก์แคลมป์ (Disk Clamp) กับตัวมอเตอร์
และการประกอบฝาปิดบน (Top Cover) กับมอเตอร์เบส (Motor base) ในการศึกษาจะใช้เครื่องขึ้นสกรู
แบบอัตโนมัติ รุ่น ATC และ STC ของฮาร์ดดิสก์ไดรฟ์ ขนาด 2.5 นิ้ว ที่ใช้ขันฝาปิดบน รุ่นที่ไม่มีค่าแรงบิด
ป้อนกลับ

โดยใช้หลักการ หาสัญญาณป้อนกลับแบบอนาล็อก (Analog) จากแอมพลิไฟเออร์ ไปทำการ
ควบคุม ค่าแรงบิดโดยจะทำการควบคุม ร่วมกับการป้อนกลับแบบดิจิทัล (Digital) ซึ่งควบคุมโดย
ซอฟต์แวร์ (Software) เมื่อได้สัญญาณป้อนกลับแบบอนาล็อกแล้ว จะใช้หลักสถิติ เพื่อทำการหา รีเกรสชัน
(Regression) เพื่อหาความสัมพันธ์ระหว่างค่าแรงบิด กับค่านับของสัญญาณ ดีเอซี (DAC) เพื่อไปกำหนด
เป็นค่าช่วงควบคุม เพื่อให้การขึ้นสกรู ได้ค่าแรงบิดที่มีความแม่นยำมากขึ้น

โดยเมื่อทำการเปรียบเทียบผลของค่าแรงบิดก่อนทำงานวิจัย กับหลังทำงานวิจัยนั้น พบว่าก่อนทำ
จะมี ฮาร์ดดิสก์ ไดรฟ์ ที่มีค่าแรงบิดไม่ได้มาตรฐาน อยู่ในช่วง 1218 – 1990 ชิ้น ต่อการผลิต หนึ่งล้านชิ้น
ซึ่งในแต่ละเดือนมีการผลิต เป็นจำนวนมาก ทำให้ต้องมีค่าใช้จ่ายในการนำ ฮาร์ดดิสก์ไดรฟ์ กลับไปทำการ
ขึ้นสกรูใหม่ แต่หลังจากการทำงานวิจัย แล้วนำไปใช้จริงในสายการผลิต ยังไม่พบ ฮาร์ดดิสก์ไดรฟ์ ที่มีค่า
แรงบิดของสกรู ที่ไม่ได้ตามมาตรฐาน เป็นเวลานานกว่า 5 เดือน สำหรับ ดิสก์แคลมป์สกรู และเป็นเวลา
นานกว่า 2 เดือน สำหรับ สกรู ฝาปิดบน ทำให้บริษัทประหยัดเงินได้จำนวนมาก และส่งมอบงานให้ลูกค้า
ได้รวดเร็วขึ้น หลักการนี้ยังสามารถนำไปใช้ กับเครื่องขึ้นสกรูในขั้นตอนอื่นๆ ได้ หรือ ใช้ในอุตสาหกรรม
อื่นๆ ที่ต้องการควบคุมค่าแรงดัน ได้อย่างแม่นยำ

คำสำคัญ : ฮาร์ดดิสก์ไดรฟ์, สกรู, แรงบิด, เซอร์โวมอเตอร์